

許有進

HSU, Yu-Chin

【座長】



現職： 科技部 政務副大臣

学歴： 国立台湾大学情報工程学科卒業

米国イリノイ大学シャンペーン校コンピュータサイエンス修士

米国イリノイ大学シャンペーン校コンピュータサイエンス博士

主な職歴

- | | |
|-----------------|---|
| 1987.07~1991.06 | 国立清華大学情報工程学科 副教授 |
| 1991.07~1997.07 | カリフォルニア大学リバーサイド校コンピュータサイエンス学科
副教授／教授 |
| 1995.12~1997.07 | Nexsyn Technology Founder |
| 1997.07~1999.12 | Avant! Inc. シニア処長 |
| 2000.01~2008.05 | Novas Software 研究開発副総裁 |
| 2008.05~2012.12 | 思源科技ロジック検証事業 副総裁 |
| 2012.12~2016.12 | Synopsys 研究開発副総裁 |
| 2017.04~現在 | 科技部 政務副大臣 |

備考

許有進政務副大臣の専門分野は電子設計自動化 (Electronic Design Automation, EDA)、システム・オン・チップ (SoC) 設計と検証、それにハイテク創業と運営である。許副大臣の学術は 1991 年に IEEE の Outstanding Young Author Award を受賞し、続いて科学技術の成果を産業に繋げることに尽力し、1999、2005、2007 年に業界においてそれぞれ Saturn、Verdi、Siloti 等の専門とする IC 設計関連製品を発展させ、世界の IC 設計業者のために高付加価値ソリューションを提供した。許副大臣は学術界及び産業界のいづれにおいても豊富な経験と深い教養を身につけている。