

許有進

HSU, Yu-Chin

【主持人】



現職：科技部 政務次長

學歷：國立臺灣大學資訊工程系畢業
美國伊利諾大學香檳分校電腦科學碩士
美國伊利諾大學香檳分校電腦科學博士

主要職歷

1987.07~1991.06	國立清華大學資訊工程系 副教授
1991.07~1997.07	加州大學河濱分校電腦科學系 副／正教授
1995.12~1997.07	Nexsyn Technology Founder
1997.07~1999.12	Avant! Inc. 資深處長
2000.01~2008.05	Novas Software 研發副總裁
2008.05~2012.12	思源科技邏輯驗證事業 副總裁
2012.12~2016.12	Synopsys 研發副總裁
2017.04~迄今	科技部 政務次長

備註

許有進政務次長之專業領域為電子設計自動化（Electronic Design Automation, EDA）、系統單晶片（SoC）設計與驗證以及高科技創業與營運。許次長的學術成就於1991年榮獲IEEE Outstanding Young Author Award 肯定，後續更致力將科技成果接軌產業，分別於1999、2005、2007年在業界發展出Saturn、Verdi和Siloti等專業IC設計相關之產品，為全球IC設計業者提供高價值的解決方案；在學術界及產業界均有豐富的工作經驗，學養極為深厚。